物質表面における光化学反応の原子レベルでの観察と制御

上村一秀1) 吉田智司1) 黒澤宏2) 横谷篤至3)

Observation and control of the photochemical reaction on the material surface with a resolution of as atomic level

Kazuhide UEMURA, Satoshi YOSHIDA, Kou KUROSAWA, Atushi YOKOTANI

Abstract

We have observed the surface of Si substrate at the initial stage of the photochemical reaction in VUV-CVD process and the thin film growth in PLD method with a resolution of as atomic level. We used the STM and the TOF for the observation. Si(111) sample which has a cleaned surface was used as a substrate. TEOS and TEOG were used as raw materials for forming the oxide films, and Ar_2^* lamp (126 nm) as a light source for photo-decomposition of these materials. When the cleaned surface was exposed with TEOS vapor, TEOS was slightly decomposed and absorbed onto the surface. The absorption was found to be extremely weak. Subsequently, irradiating the VUV-radiation, photo-decomposed molecules which consist of mainly C and H were generated from the adsorption, and desorbed from the surface. After this process, molecules consisting of mainly Si and O were remained on the surface. By the further irradiation, the remaining molecules were reacted with the substrate, and surface structure was changed. In the case of PLD, Ag was used as a target material, and Nd:YAG2 ω (532 nm) used as a light source of ablation. Ag stuck on the surface in the form that attracted several atoms. Furthermore, structural defects were found by the collision of Ag atoms onto the surface.

Key word:

VUV-CVD, PLD, STM, TOF, Si(111), Atomic level, TEOS, TEOG, Surface, Ag, Photochemical reaction, Ablation.

1. はじめに

急速な進歩を遂げている半導体業界は、今や内外の 基幹産業として確固たる地位を築いている。その要因 は半導体デバイスの集合体である集積回路の利用が

3) 電気電子工学科助教授

日常生活の中に深く浸透すると同時に、その応用分野 が社会の情報化と共に飛躍的に拡大しているためで ある。応用分野が多方面に拡大するにつれ、驚くべき スピードでその性能向上が求められている^{3)~4)}。この 半導体デバイスの高性能化のためには、その製造プロ セスにおいてデバイスに与えられる熱によるダメー ジを低減するために、できるだけ低温で極薄な膜を堆 積させることが望ましく、現在その形成技術が多方面

¹⁾ 電気電子工学専攻大学院生

²⁾ 電気電子工学科教授

から研究されている¹⁾。その代表例として、我々は真 空紫外光 CVD 法(Chemical Vapor Deposition)を開発し た²⁾。また、現在新しい結晶成長法として、PLD法(Pulse Laser Deposition)が注目されている⁵。これらは原理的 に成膜技術として使用可能なものであり、実用レベル の技術とするためには、より良質で信頼性の高い薄膜 作製及び高品質の結晶作製のために形成過程を微視 的観点から、原子レベルで理解、制御することが重要 である。以上のことを踏まえ、今回基板に Si(111)清浄 表面を用い、TEOS(Si(OC₂H₅)₄)を原料とする真空紫外 光 CVD 法による酸化物薄膜の形成初期過程、及び Ag をターゲットとする PLD 法による結晶成長の成膜初 期過程の違いを明らかにする目的で、原子レベルでの 観察が可能な走査型トンネル顕微鏡 (Scanning Tunneling Microscope: STM)、飛行時間型質量分析計 (Time of Flight Mass Spectrometer: TOF-MS)を用いて観 察を行ったので、報告する。

2. 原理

2.1 真空紫外光 CVD 法

真空紫外光 CVD 法は、エキシマランプから放射さ れる真空紫外光による原料ガスの分解を利用して、薄 膜を堆積させる方法である。Fig.1に真空紫外光によ る薄膜作製のモデルを示す。真空紫外光を照射すると、 原料ガスがフォトンエネルギーを吸収し電子励起を 起こすことで化学結合の一部が切れ、基板表面上に分 解物が吸着する。また、原料ガスに吸収されることな く基板表面上へ届いた真空紫外光が吸着物に照射さ れることで、さらに分解、合成が起こり、薄膜として 堆積する。極薄の薄膜が要求される将来の半導体分野 において、基板表面での成膜初期過程の理解は重要と なる。今回は基板表面上での光化学反応に注目し、原 料分子の基板への吸着、真空紫外光照射による原料分 子の分解、合成を観察した。

2.2 PLD 法

Fig. 2 に PLD 法のモデル図を示す。真空チャンバー 内へ集光した高出力のパルスレーザーをターゲット

となる物質に照射すると、ターゲット表面は高温・溶 融状態となり、その箇所が爆発的に蒸発・気化し、ガ ス状粒子が放出される。この現象をアブレーションと いい、ガス状粒子をプルームという。プルームが対向 した位置に配置した基板表面に付着、堆積させて薄膜 を作製する方法を、PLD 法という。特徴として、蒸気 圧の異なる多元素の材料を同時に蒸発させる事がで き、組成ずれの少ない成膜が可能で、多元素の化合物 の薄膜作製には有効である。また、レーザーの吸収が 問題にならない限り自由に雰囲気を選ぶことができ、 超高真空から低真空まで同一の装置が使える。また、 膜厚をレーザーのパルス数で制御できる。本研究では ターゲットに Agを用い、レーザー強度やターゲット ~基板間距離、パルス数などを制御して基板表面にわ ずかな数の Ag を付着させ、Si(111)清浄表面上での付 着サイトや、粒子の大きさなどを観察した。



Fig.1 真空紫外光 CVD の原理図





3. 実験装置及び方法、条件

3.1 実験装置

本研究では、3体の超高真空チャンバーに、STM と TOF-MS を組み合わせた分析装置を使用した。Fig. 3 に実験装置の模式図を示す。チャンバーⅠ、Ⅱにはイ オンポンプ、チタンサブリメーションポンプを取り付 け、真空度を 10⁻¹¹ Torr 台に保った。また Ⅱには基板清 浄化のための通電加熱装置を取り付けた。チャンバー Ⅲにはロータリーポンプ、ターボ分子ポンプを取り付 け、大気状態から真空引きを行えるようにし、真空度 を 10⁻⁹ Torr 台に保った。また真空紫外光照射窓として MgF₂窓、酸化物の原料ガス導入のためのバリアブル リークバルブを取り付けた。真空紫外光 CVD におけ る光源として、波長 126 nm、フォトンエネルギー9.8 eVの Ar_2 *ランプを用いた。照度は 5 mW/cm²であっ た。TOF 測定におけるイオン化用光源及び PLD にお けるアブレーション用光源として、Nd:YAG の 2ω光 (波長 532 nm)を用いた。最大出力は 10mJ であった。2 ω光に含まれるω光を除去するために、2枚の2ω用 ミラー及びω光を 2.9×10⁻⁵%にカットするフィルタ ーを用いた。レーザー出力調整には偏光板を用いて行 い、出力 0.02~10 mJ 可変となった。レーザー光を基 板及びターゲットに集光照射させるために、焦点距離 300 ㎜のレンズを用いた。



Fig.3 実験装置模式図

3.2 実験方法及び条件

Table 1 に実験方法の手順、Table 2 に実験条件を示

す。真空紫外光 CVD においては、チャンバーⅢより サンプルを導入し、チャンバーⅡにて高温フラッシン グ加熱法を用いて表面を清浄化して、STM、TOF 測定 を行った。原料ガスの吸着過程観察では、チャンバー Ⅲで原料ガスを基板表面に曝露した後 STM、TOF 測 定を行った。真空紫外光照射による分解~合成過程観 察では、同じくチャンバーⅢにて真空紫外光を基板表 面へ照射し、その後 STM、TOF 測定を行った。

PLD においては、同じくチャンバーⅢからサンプル を導入、チャンバーⅡにて表面の清浄化を行った。そ の後チャンバーⅡにてターゲットにレーザーを照射 し PLD 実験を行い、STM 測定を行った。

Table	1	実験方	法

1	真空紫外光C	VD法		清浄表面 吸着過程 分解~合成過程	② PLD法
Ⅲ室	サンブル導入 Si(111)	TEOS	w霏…► A	☞ランプ照射	サンブル及び ターゲット導入 Si(111)及びAg
Ⅲ室	表面注 TOF测定	育浄化 I TOF測定		OF測定	表面清浄化
I室	STN	A测定	STM测定	STM測定	STM测定 STM测定

Table 2 実験条件

① 真空紫外光CVD		Ø PLD
TEOS[SiO4(C2H)4]曝露 分圧3.0×10+Torr×曝	レーザー強度:6mJ/Pulse サンブル〜	
Ar2*ランプ照射時間:	TOF測定:30分 STM測定:10秒~30分	ターゲット間距離:30mm ショット数:10~500shot

4. 実験結果及び考察

4.1 真空紫外光 CVD (TEOS 光表面反応)

Si 清浄表面、Si 清浄表面に TEOS を曝露した表面、 その表面に Ar₂*ランプを 30 分照射した後の表面の TOF マススペクトルを Fig. 4 に示す。TEOS 曝露後を 見ると、Si⁺(28)以外にも多数ピークが検出され、特に m/e=100 以上に多数検出された。それぞれのピークは 図中に示された分子によるピークであると考えられ る。続いて照射 30 分後を見ると、曝露後に比べピー クの本数が減り、特に m/e=100 以上のピークが検出さ れなくなり 100 以下に検出された。それぞれのピーク は図中に示した分子によるピークであると考えられ る。このことから、Si 清浄表面に TEOS を曝露すると、 TEOS はそのままの構造及びそれに近い形のフラグメ ントとして表面に存在し、Ar₂*ランプを照射すること で、存在分子から主にC、Hから成る分子が脱離して、 表面には主に Si、O から成る分子が残存すると考えら れる。



Fig. 4 TOF マススペクトル(真空紫外光 CVD)

続いて、Si(111)清浄表面、TEOS 曝露後の表面、Ar₂* ランプ照射 10 秒~30 分後の表面の STM 像を Fig. 5(a) ~(f)に示す。測定範囲は全て 25×25 nm で行った。(a) を見ると、7×7 構造が観察され、また矢印で示した ような原子 1~2 個分の大きさの原子欠陥が観察され た。続いて(b)を見ると、(a)と比較して Si 原子 3~5 個分の黒く見える領域が増えたのが観察された。また 7×7 構造が観察された。このことから、TEOS は、 TEOS 及びそれに近い形のフラグメントとして表面に 極めて弱く吸着していると考えられる。続いて(c)~ (d)を見ると、(b)と比較して黒く見える領域が増えた のが観察された。このことから、Ar2*ランプ照射によ って分解した主に C、H から成る分子が一時的に表面 に付着したものと思われる。続いて(e)を見ると、(c)、 (d)と比較して黒く見える領域が減ったのが観察され た。このことから、さらに照射を続けると、付着して いた主に C、H から成る分子が表面から脱離し、主に Si、O から成る分子が残存するものと考えられる。さ らに(f)を見ると、表面構造が変化し、7×7 構造が全 く観察されなかった。このことから、さらに続けて照 射すると、残存していた Si、O が基板と結合し表面構 造を変化させるものと考えられる。以上の段階を経て、 TEOS を用いた真空紫外光 CVD による酸化薄膜の形 成初期過程は進んでいるものと思われる。



Fig. 5 STM 像(真空紫外光 CVD)

4.2 PLD 法

Fig. 6(a)~(d)に、PLD 法を用いて Ag を Si(111)清浄 表面へ付着させた表面の STM 像を示す。(a)~(b)を見 ると、Fig. 5(a)と比較して、点線の円中に示したよう な7×7構造に見られるコーナーホール付近に Si 原子 2~5 個分の大きさの白く見える部分が観察された。 Ag 原子の大きさは約 1.44 Å、Si 原子は 1.17 Åであ ることと、Si の 7×7 構造におけるアドアトムの持つ ダングリングボンドの影響を考慮すると、Ag は原子 2~5 個分の分子となりコーナーホール付近に付着す るものと考えられる。また、Fig. 5(a)と比較して Si 原 子 1~3 個分程度の大きさの黒く見えるスポットが増 えたのが観察された。このことから、ショット数 10 ~50 ショット程度までは、運動エネルギーの大きな Ag 粒子は基板に付着することなく衝突し、表面の Si 原子を削り飛ばすものと考えられる。続いて Fig. 6(c) ~(d)を見ると、Fig. 6(a)~(b)と比較して黒く見えるス ポットが増え、その中に白く見える部分が付着してい る様子が観察された。このことから、さらにショット を重ね、100~500 ショット程度では、運動エネルギ ーの大きな粒子が大量に衝突することで削り飛ばさ れる Si 原子が増えることで大きな欠陥を形成し、そ れで変化した表面構造の中に Ag が付着しているもの と考えられる。以上のような段階を経て、Ag をター ゲットに用いた PLD 法の結晶成長初期過程は進んで いるものと思われる。



Fig. 6 STM 像(PLD 法)

5. まとめ

今回 TEOS を原料とする真空紫外光 CVD 法による 酸化薄膜の形成初期過程、及び Ag をターゲットとす る PLD 法による結晶成長初期過程の観察及び制御を 目的に、STM 及び TOF-MS を用いて実験を行った。 その結果、真空紫外光 CVD 法における成膜初期過程 では、酸化薄膜の原料は極めて弱く表面に吸着し、そ の形成過程はいくつかの段階を経て進んでいること が分かった。また PLD 法における結晶成長初期過程 では、Ag は原子数個分の分子として付着し、Ag が衝 突することで表面の Si 原子を削り飛ばすことが分か った。以上のことから、真空紫外光 CVD 法と PLD 法 の、基板上での成膜初期過程の違いを明らかにするこ とができ、本研究の成果は、今後さらに良質な薄膜作 製を行い、これらの技術を実用レベルの成膜技術とし て発展させるための指針になると言える。

参考文献

- 岸野正剛、現代 半導体デバイスの基礎 オーム 社、(1995).
- 2) 川崎泰宏 真空紫外エキシマランプを用いたシ リカ薄膜の作成 (1998).
- (1996).
 (1996).
- 平尾孝、吉田哲久、早川茂 薄膜作製の新潮流 多 彩な新規応用をカバー 工業調査会 (1997).
- 101
 5) 電気学会 レーザーアブレーションとその応用 コロナ社 (1999).
- 小間篤、八木克道、坂田捷、青野正和 表面科学 入門 丸善 (1994).
- 7) 土屋正彦、大橋守、上野民夫 質量分析法の新展 開 東京化学同人 (1988).
- 8) 森田清三 はじめてのナノプローブ技術 工業調 査会 (2000).
- 9) 西川治 走査型プローブ顕微鏡 STM から SPM
 ヘ 丸善 (1999).
- 10) 八木克道 表面の構造解析 丸善 (1998).
- J. Spitzmuller, J. Braun, H. Rauscher and R. J. Behm: Surf. Sci. 400 (3) (1998) 356-366.
- 12) H. Okuyama, T. Miki, T. Aruga and M. Nishijima: Jpn. J. Appl. Phys. 41 (12B) (2002) L1419-1421.